

AN5622

PAL 方式カラーテレビ色信号処理回路

PAL System Color TV Chrominance Signal Processing Circuit

■ 概要

AN5622は、PAL方式カラーテレビの色信号処理回路用に設計された半導体集積回路です。

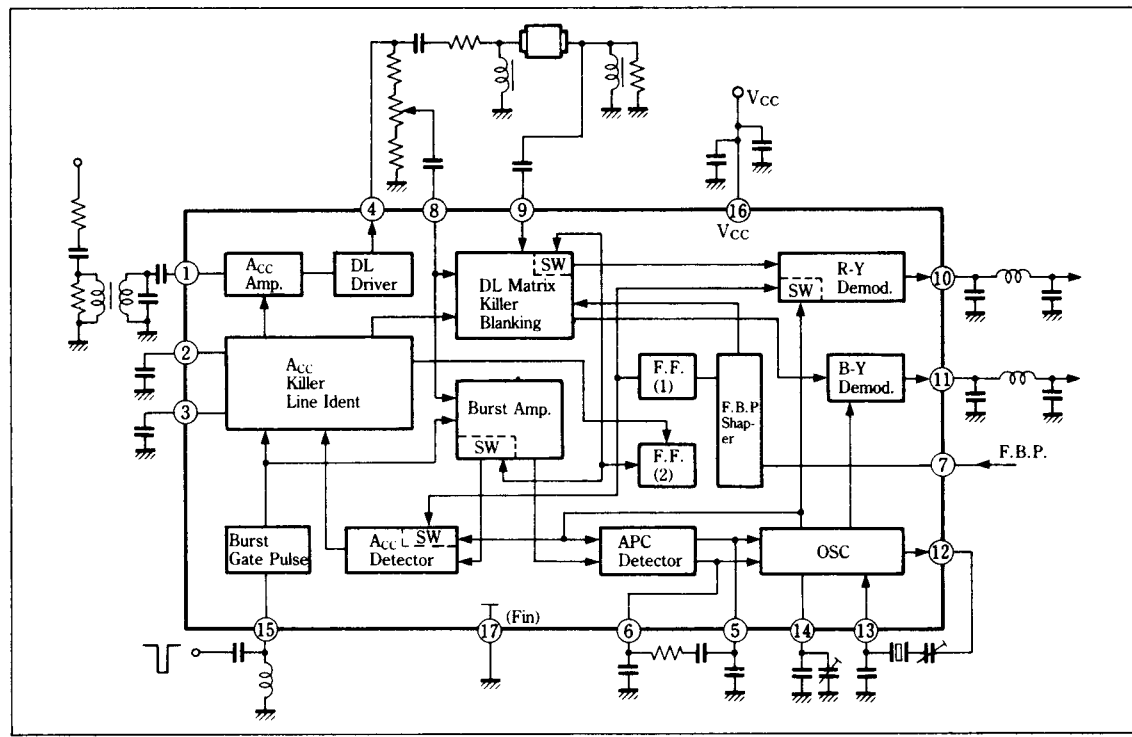
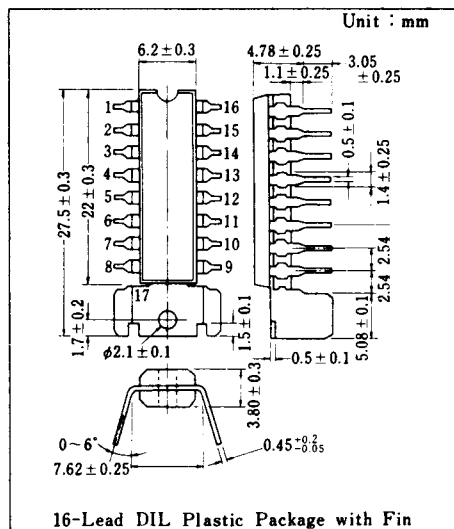
■ 特徴

- PAL 方式の色信号処理回路のすべてが1チップに内蔵されている
- 外付け部品が少なくなり、回路構成が容易となる
- AN5612(AN5613)およびAN5630Nと併用すればPAL/SECAMの両方を受像できるセットが構成できる
- 電源電圧12V 動作

■ Features

- Incorporating a total chrominance signal processing circuitry for PAL system color TV receivers on a single chip
- Fewer external components and easier circuit design
- PAL/SECAM compatible receivers can be realized when this circuit is used in combination with the AN5612(AN5613) and AN5630N
- 12V supply voltage operation

■ ブロック図/Block Diagram



■ 絶対最大定格／Absolute Maximum Ratings (Ta=25°C)

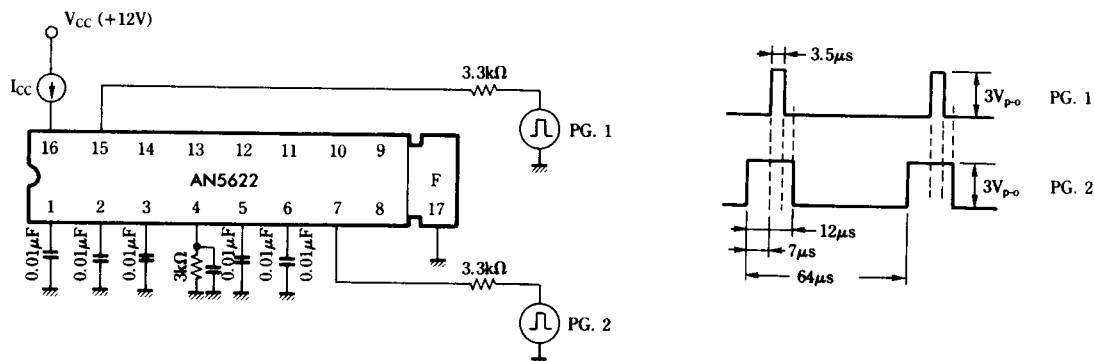
Item		Symbol	Rating		Unit
電 圧	電源電圧	V _{CC}	14.4		V
	回路電圧	V ₇₋₁₇	0	V ₁₆₋₁₇	V
		V ₁₅₋₁₇	0	+4	V
電 流	回路電流	I ₄	-20		mA
		I ₁₀	-1	+5	mA
		I ₁₁	-1	+5	mA
許容損失 (T _a =70°C)		P _D	1100		mW
温 度	動作周囲温度	T _{opr}	-20 ~ +70		°C
	保存温度	T _{stg}	-55 ~ +150		°C

注) 回路電流では、⊕は回路へ流入する電流であり、⊖は流出する値である。

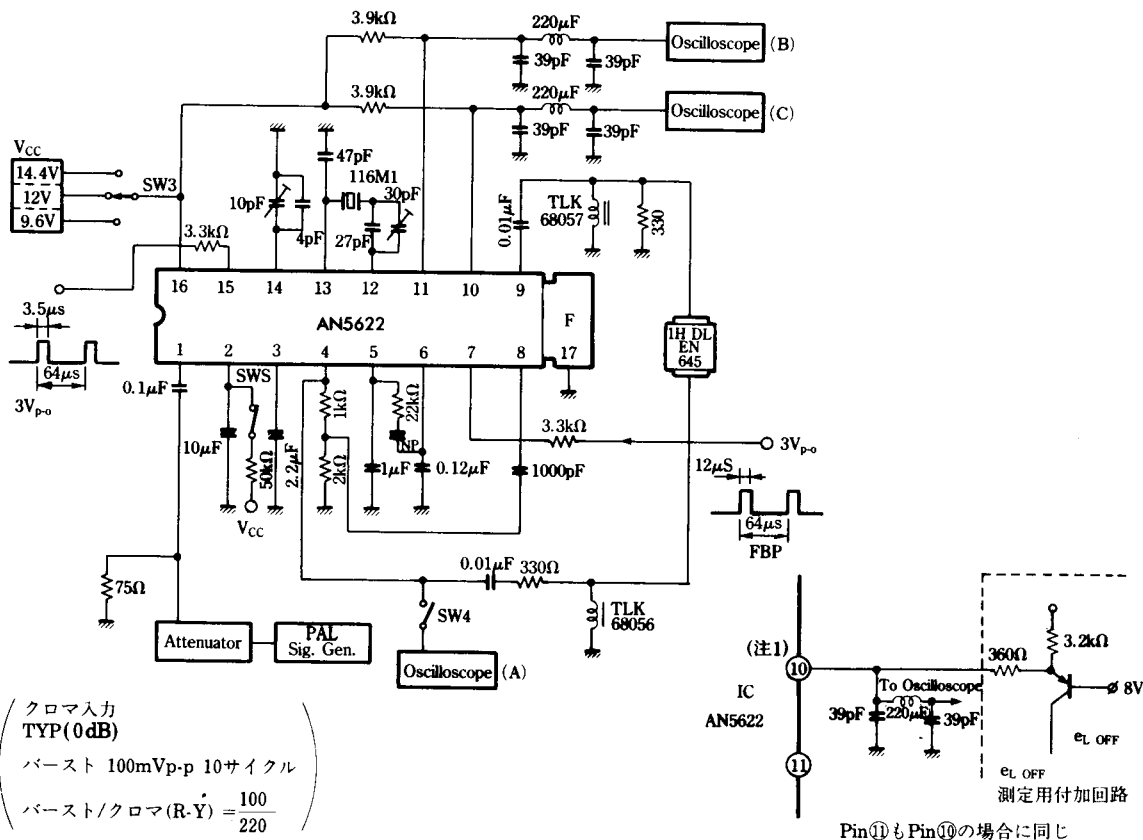
■ 電気的特性／Electrical Characteristics (Ta=25°C)

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
全回路電流	I _{tot}	1		37	50	63	mA
回路電圧	V ₁₀₋₁₇	1		9.7	10.5	11.3	V
	V ₁₁₋₁₇	1		9.7	10.5	11.3	V
出力電圧 (Burst)	e _b	2	TYP入力(バースト振幅100mV _{p-p}) Pin④のバースト出力振幅	0.45	0.60	0.75	V _{p-p}
ACC特性	ACC	2	-20dB入力(バースト振幅10mV _{p-p})	-6	-4	-1	dB
総合色差出力 (B-Y)	e _{O(1)}	2	標準カラーバー バースト振幅100mV _{p-p}	0.8	1.2	1.6	V _{p-p}
総合色差出力 (R-Y)	e _{O(2)}	2		0.7	1.1	1.5	V _{p-p}
カラー色残り (R-Y)	e _{LK}	2	標準カラーバー カラー ON の信号成分			10	mV _{p-p}
カラーカラーレベル	e _K	2	カラーの働くクロマ入力レベル (TYP入力に対する減衰量)	-40	-35	-30	dB
システムスイッチ OFF 特性	e _{LOFF}	2	標準動作時、復調出力を PNP の EF で、 Cut off 時の信号成分			10	mV _{p-p}
発振周波数	f _o	4	V ₅₋₆ =0V 4.433618MHzからのズレ	-250		250	Hz
fosc 電源電圧依存度	Δf _o -V _{CC}	4	V _{CC} =12V±20%, V ₅₋₆ =0V	-80		80	Hz
fosc 周囲温度依存度	Δf _o -Ta	4	V ₅₋₆ =0V, Ta=-20~+70°C	100		100	Hz
発振開始電源電圧	V _{osc}	4	V _{CC} :Low 側から UP, 発振開始時の V _{CC}			8.0	V
VCO制御感度	β	4	ΔV ₅₋₆ =±50mVに対する発振周波数	0.4	0.9	1.4	Hz/mV
位相検波感度 (APC)	μ	4	SCに対するバースト相対位相±15°	50	75	100	mV/deg.
APC引込範囲	f _p	4	Pin⑧の交番バーストのバースト周波 数を変化	±0.4	±0.6		kHz
位相保持特性	Δφ	4	バースト周波数の変動に対する出力位 相の変化	0.00	0.03	0.13	deg./Hz

Test Circuit 1 (I_{tot} , V_{10-17} , V_{11-17})



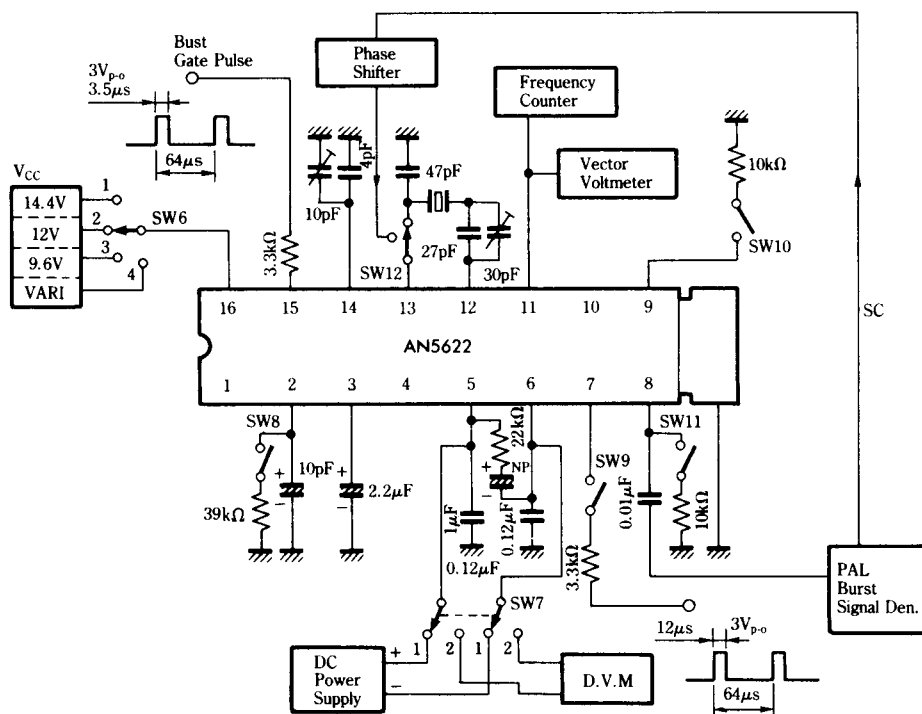
Test Circuit 2 (e_b , ACC, e_o , e_{LK} , $e_{L\ OFF}$, B-Y/R-Y)



Item	e _b	ACC	e _o , B-Y/R-Y	e _{LK}	e _K	e _{L OFF}
SW 3	②	②	②	②	②	②
SW 4	ON	ON	OFF	OFF	OFF	OFF
SW 5	OFF	OFF	OFF	ON	OFF	OFF
クロマ入力	OdB	-20dB	OdB	OdB	クロマ入力減衰	OdB
オシロスコープ	A	A	B/C	B/C	B	(注1)

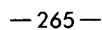
↑
キラ-ON時の
入力レベル

Test Circuit 3 (f_o , Δf_o - V_{CC} , Δf_o - T_a , V_{OSC} , β , μ , f_p , $\Delta\phi$)



注2) PALバースト信号のバースト周波数にロック

Item	f ₀	Δf_0-V_{CC}	Δf_0-T_a	V _{Osc}	β	μ	f _p	$\Delta\phi$
SW 6	②	①/③	②	④	②	②	②	②
SW 7	①	①	①	①	①	②	②	②
SW 8	ON	ON	ON	ON	ON	OFF	OFF	ON
SW 9	OFF	OFF	OFF	OFF	OFF	ON	ON	ON
SW10/11	ON	ON	ON	ON	ON	OFF	ON	ON
SW12	OFF	OFF	OFF	OFF	OFF	OFF	OFF	ON
測定器	カウンタ	カウンタ	カウンタ	カウンタ	カウンタ	DVM	オシロ端子⑪	ベクトル ホルタ メータ

[illegible]

■ 端子名/Pin

Pin No.	端 子 名	Pin Name
1	クロマ入力	Chroma Input
2	ACC制御電圧	ACC Filter (Variable)
3	ACC基準電圧	ACC Filter (Standard)
4	ACCクロマ出力	ACC Chroma Output
5	APC制御電圧 (1)	APC Filter (1)
6	APC制御電圧 (2)	APC Filter (2)
7	FBP入力	FBP Input
8	DLマトリックスクロマ入力	DL Matrix Chroma Input
9	DLマトリックスクロマ入力(1H遅延)	DL Matrix Chroma Input(1H Delayed)
10	R-Y出力	R-Y Output
11	B-Y出力	B-Y Output
12	発振出力	OSC. Output
13	発振入力 (1)	OSC. Input (1)
14	Osc. 外付定数	Osc. Outside Constant
15	バーストゲートパルス入力	Burst Gate Pulse Input
16	電源電圧	V _{CC}
17 (Fin)	アース	GND